

3 Entwickeln des Schaltplans

Student Group

First Name	Surname	Matrikel Nr.

Table of Contents

- 3 Entwickeln des Schaltplans** 2
 - Prozess 3: Schaltplan erstellen** 2
- 101 - Schaltplan zeichnen** 2
 - Anlegen der Dateien** 2
 - Beschriftung und erste Struktur** 2
 - Verbindungen und Potentiale** 3
 - Komponenten allgemein** 4
 - passive Elemente** 5
 - Mikrocontroller** 5
 - Analoge Eingangswerte (ADC)** 6
 - Digitale Schnittstellen** 6
- Zum Abschluss** 6
- Generelles** 9

3 Entwickeln des Schaltplans

Prozess 3: Schaltplan erstellen

Input Products	Work	Output Products
IP1: Projekidee IP2: Projekt-Definition	W1. Durchsicht der benötigten Datenblätter W2. Erstellen der Schaltung (*.sch) in eagle (Ändern eines vorandenen Boards)	OP1: Schematic-files OP2: Datenblätter
Input Condition	W3. Regelmäßige Durchsprache mit dem Betreuer W4. Ablegen der genutzten Datenblätter W5. Informieren des Betreuers	Output Condition
IC1: Projektidee vom Betreuer abgenommen		OC1: Files abgelegt
checkliste_fuer_die_schaltungserstellung Anleitung für die weitergabe_der_bom eine kurze Liste von Eagle Tipps		

101 - Schaltplan zeichnen

Anlegen der Dateien

Eine neue Platine des Mexle-Systems sollte auf Basis einer vorhandenen Module erstellt werden, z.B.

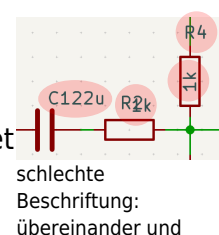
1. Einzoll-Module auf Grundlage der [MMC 1x1 328PB](#) Platine
2. Hookup-Module auf Grundlage der [MCB 1x1 Basis Hookup](#) Platine
3. Mehrzollmodule auf Grundlage der [MCB 1x1 Basis Platine](#)

Zum Anlegen einer neuen Datei ist auf die Templates ([hier](#) oder im ILIAS Kurs). Nachdem die *.zip Datei heruntergeladen wurde, sollte wie folgt vorgegangen werden:

1. Die zip Datei muss im Ordner \Dokumente\KiCAD\7.0\template geschoben und entpackt werden.
2. Anpassen der Schematic:
 1. Die Vorlage kann in KiCAD durch Datei » Neues Projekt aus einer Vorlage ... geöffnet werden
 2. Die nicht notwendigen Komponenten können durch Markieren (z.B. Ziehen einer Auswahl mit der Maus) und Löschen (z.B. drücken der <Entf>-Taste) entfernt werden

Beschriftung und erste Struktur

- Füllen Sie den Kommentarbereich in der Zeichnung aus und halten Sie ihn aktuell (Autor, Schaltungszeichnung, Version, Datum).
- Legen Sie zunächst das grobe Layout auf Basis der Funktion fest. Eingänge sollten links, Ausgänge rechts zu positioniert sein. Bei kleineren Boards bietet sich die Struktur an, wie sie zukünftig auf der Platine wiederzufinden sein wird.
- Der Name (unter Eigenschaften) von Bauteilen sollte möglichst kurz sein. Die



Bezeichnung von Anschlüsse (z.B. Motor, RXD, ADC) und Bauteile (z.B. ATmega88) sollte sinnvoll und aussagekräftig sein. Hinweise für die Benennung der Komponenten finden Sie in [Wikipedia](#).

über Komponente

- Name und Bezeichnung sollten möglichst nahe am Bauteil positioniert sein. Vermeiden Sie Überlagerungen von Text bzw von Text und Komponenten. Falls Sie eine doppelte Beschriftung haben, entfernen Sie eine davon.
- Falls Sie bei den Bezeichnern eine negierte Benennung benötigen (Z.B. Out Nicht Reset), so erhalten Sie einen Überstrich mittels Ausrufezeichen:
$$\text{OUT}_{\sim\{\text{Reset}\}} = \text{OUT}_{\overline{\{\text{Reset}\}}}$$
- Nutzen Sie aussagekräftige Darstellungen für Bauteile, also z.B. Transistoren statt Blackboxen.
- Falls Sie eine Komponente neu anlegen: Der Ursprung ("Origin") soll mittig positioniert werden; die neue Komponente sollte möglichst kompakt gestaltet sein.
- Zeichnen Sie nur Bauteile ein, welche auch auf der Platine zu finden sein werden. Also keine externen Sensoren, Motoren etc. die keinen Platz auf der Platinen benötigen.

Verbindungen und Potentiale

- Geben Sie den Verbindungen kurze und aussagekräftige Namen, bevorzugt eine Funktionsbezeichnung ("MISO"). Alternativ kann auch der Pin-Namen vom Mikrocontroller ("PB4") oder eine Kombination ("PB4_MISO") verwendet werden.
- Nicht benötigte Verbindungen sollten entfernt werden.
- Versuchen Sie Verbindungen möglichst kurz und kreuzungsfrei zu zeichnen.
- Gegen zuviel Spaghetti auf der Schaltung, hilft die Verwendung von:
 - **Linien-Stummel**: an den beiden Komponenten wird jeweils nur eine kurze, gerade Verbindung gesetzt. Durch die "Netzbezeichner"-Funktion (Shortcut L und Klick auf die Verbindung) können beide kurze Enden gleich benamt werden.
 - **vorgegebene Potentialbauteile** wie GND, -5V oder +5V häufiger nutzen (Shortcut P für power connector)
- Als Bezeichnungen für die verschiedenen Versorgungsspannungen von IC werden in der Industrie i.d.R. entweder VDD5, VDD33, VDD18 oder VDD5V, VDD3V3, VDD1V8 geschrieben. Bei älteren Schaltungen wurde VCC (Common Collector Voltage) statt VDD verwendet.

Symbol	Anwendung	Empfehlung
	<p>GNDA: Analog Ground: ungestörte Masse für Analogsignale, sollte für alle analoge Signale genutzt werden</p> <p>GND: Ground: allgemeines Masse-Symbol</p> <p>GNDD: Digital Ground: Masse für Bauteil-interne Logiken, hat meist hochfrequente Spannungswechsel</p> <p>GNDPWR: Power Ground: Masse für leistungsführende Potentiale, z.B. Motorspannung, hat meist hochfrequente Spannungswechsel und kann durch den geführten Strom einen Spannungsabfall beinhalten</p> <p>GNDS: (hochspannungs)abgeschirmte Datenübertragung, Bezug für IO-Pins</p> <p>GNDS Signal Ground: eingangsseitige Masse (Alternative für GNDA falls belegt)</p> <p>GNDREF Reference Ground: Bezugspotential, z.B. über einen Spannungsteiler erzeugt. Kann u.a. bei der Mittenspannung für unipolar versorgte Operationsverstärker genutzt werden</p>	<p>Verwendung von GND und AGND</p>
	<p>+3.3V: positive Spannungsversorgung (nach Rücksprache auch als 5.0V o.ä.)</p> <p>+3V3: diese Bezeichnung der positiven Spannungsversorgung bitte nicht nutzen</p> <p>-3V3: diese Bezeichnung der negativen Spannungsversorgung bitte nicht direkt nutzen. Benennen Sie diesen um zu -3.3V</p> <p>VSW Spannung für die Simulation der Schaltung, bitte nicht nutzen</p> <p>VDC: positive Gleichspannung, kann ggf. genutzt werden</p> <p>+3.3VADC: positive Spannungsversorgung eines ADC, kann ggf. genutzt werden</p> <p>+3.3VDAC: positive Spannungsversorgung eines Digital-Analog-Wandlers, kann ggf. genutzt werden</p> <p>+3.3VDA: positive Spannungsversorgung von Analogkomponenten, kann ggf. genutzt werden</p> <p>+3.3VDP: positive Spannungsversorgung mit Leistung - z.B. für Motoren, kann ggf. genutzt werden</p>	<p>Verwendung von VCC-Symbol mit Spannungsbeschriftung bei unipolar gespeisten Schaltungen. Verwendung von positiver und negativer Spannungsversorgung bei bipolar gespeisten Schaltungen</p>

Komponenten allgemein

- Teilweise haben Komponenten, welche über Seiten von [Distributoren](#) (z.B. Mouser) stammen, unglückliche Formen und Pin-Sortierungen. Z.B. Transistoren oder LEDs, die als viereckige (Black)box erscheinen oder eine Pinsortierung, welche zwar die des Chips entspricht, aber nicht eine sinnvollen Reihenfolge (z.B. wie die Schaltungsskizze im Datenblatt oder der numerischen Sortierung).

passive Elemente

- Verwenden Sie als Wert für Widerstände, Kondensatoren und Induktivitäten für die Größenbeschreibung folgende Symbole: f, p, n, u, m, k, M, G, T (kein μ , MEGA, o.ä.). Die physikalische Einheit wie Ω , F , H ist wegzulassen (im Gegensatz zu Rechnungen).

Mikrocontroller



Die folgenden Tipps beziehen sich allgemein auf Schaltungen mit Mikrocontroller.

- Resetleitung
 - Der Resetpin sollte über einen Pull-up/-down Widerstand auf der nicht resetierenden Spannung gehalten werden (bei ATmega32U4 per Pull-up auf High). Weiterhin ist ein Mikrotaster von Vorteil, über welchen der Pin auf die resetierende Spannung gezogen werden kann (=“Reset-Knopf”, bei ATmega32U4 per Pulldown auf Low).
- Taktgeber
 - Überlegen Sie sich, ob Ihre Anwendung eine genaue Taktfrequenz oder kompakten/kostengünstigen Aufbau benötigt

Eigenschaften	interner RC-Oszillator	Quarz	(Quarz-)Oszillator
Genauigkeit	$\pm 1\%$ ¹⁾	$<0,01\%$ ²⁾	$<0,01\%$ ³⁾
Auswahl mögl. Frequenzen	eine feste (z.B. Atmega32U4 8 MHz), die per Prescaler geteilt werden kann (CLKPR)	große Auswahl (alle Baudraten)	kleine(re) Auswahl
notwendige externe Bauteile	keine	2 weitere Kondensatoren und Quarz	nur Oszillator
Geeignet für	kostenkritische Anwendungen	zeitkritische Anwendungen: UART, USART, genaue Uhr	

Details sind im Data Sheet unter Kapitel “Clock Sources” (bei ATmega32U4 Kapitel 6.2) zu finden. Für energiesparende Anwendungen sollte der Takt reduziert werden (siehe Tabelle).

Frequenz	Anwendung
32,768 kHz	für energiesparende Schaltungen (Stimmgabelquarz)
18,432 MHz	Baudratenquarz , notwendig um viele Schnittstellentakte zu generieren. Maximalwert für die meisten AVR-Chips

- Weitere passive Komponenten
 - Überprüfen Sie das Data Sheet auf weitere notwendige passive Elemente, z.B. für interne Regler o.ä.
Diese sind unter anderem über Suchwörter wie “Design Guidelines” zu finden.
- USB Anschluss / Anschluss an externe Elektronik

- Bei digitalen Anschlüssen an externe Elektronik bietet es sich an ESD Schutzdioden zu verwenden, um die Komponenten zu schützen.

Analoge Eingangswerte (ADC)

- Nutzen Sie für alle analoge Komponenten (Operationsverstärker, MOSFETs, ...) die Signale "Analog Vcc" (AVCC) und "Analog Ground" (AGND). Damit reduzieren sich Störungen auf der analogen Seite.
- Analog Ground und Digital Ground sollten nahe am Prozessor nur an einer Stelle verbunden werden. Dazu ist am einfachsten ein kurzgeschlossener Lötjumper zwischen AGND und GND zu verwenden.
- Sinnvoll beim Einlesen von Analogwerten ist es weiterhin ein Tiefpass vorzuschalten, um Spannungsspitzen abzdämpfen. Z.B. (Grenzfrequenz beachten!)
 - 1. Ordnung: Widerstand mit 1 kOhm und 100 nC gegen Masse, oder
 - 2. Ordnung: Induktivität mit 10 µH und 100 nC gegen Masse.

Digitale Schnittstellen

- Schalter als Input werden sinnvollerweise bei Schaltungen mit ATmega-Prozessoren gegen GND geschaltet. Dann können die internen Pull-up Widerstände genutzt werden.
- Falls Sie einen USB-Anschluss robust auslegen wollen, so sollten Sie sich an die üblichen Design Guides richten (z.B. [Design Guide von DataKey.com](#))
- **Wir wollen einen RasPi über I2C anschließen ODER Wir wollen 5V und 3,3V I2C an einem Bus haben.** Es ist zu beachten, dass der I2C des RasPi für High Pegel 3,3V liefert. Die meisten älteren Schaltungen benötigen 5V. Als Lösung können Sie den Levelshifter in folgende Application Note betrachten: [an10441.pdf](#)
- **Wie kann ich einen zweiten SPI an meinen ATmega anschließen?** Verwenden Sie dazu die USART Schnittstelle als zweite SPI. Details dazu finden Sie im Datenblatt des Prozessors unter USART. zweite Alternative: nutzen Sie einen geeigneten AVR-Chip (z.B. ATmega328PB)
- **Ich will viele Schalter einlesen. Ich will einen möglichst energiesparenden Aufbau.** dazu bietet sich ein Blick in folgende Dateien [PIC-Tipps](#). Einige der Tipps sind inzwischen überholt, können aber genutzt werden.
- Falls Sie einen SMD Mikrocontroller verwenden, sollten Sie nicht vergessen einen Programmierport herauszuführen - am besten ISP über [debugWire](#) (6-polige Buchse). Ansonsten wird das Programm nie den Weg auf den Chip finden.

Zum Abschluss

- **Electrical-Rule-Check durchführen:** Inspektion » Elektrische Regel überprüfen (ERC)

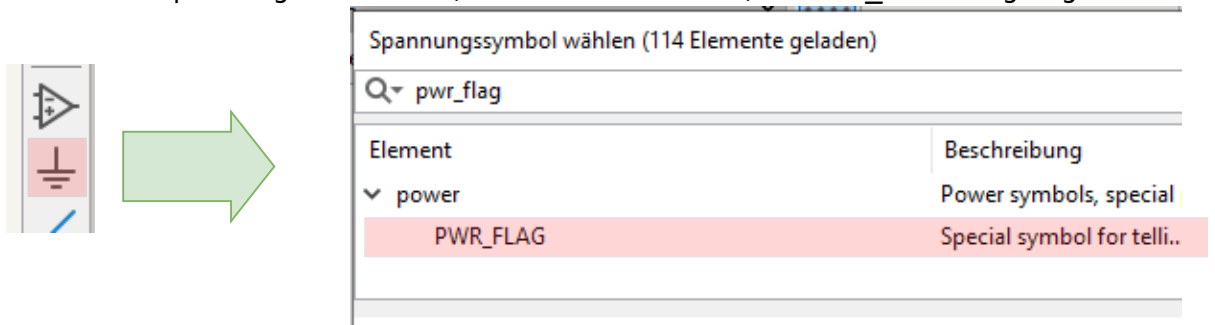


Folgendes sind häufige Findings:

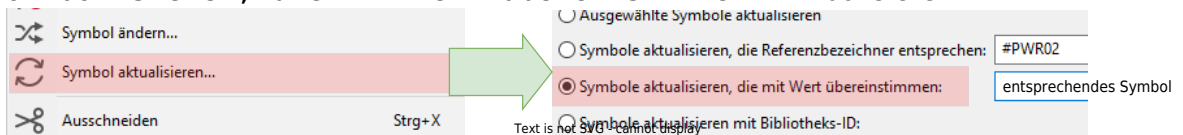
- Error: Bezeichner ist mit nichts verbunden:
Nicht verbundene Bezeichner sind mit einer "Keine-Verbindung-Kennzeichnung" (Markierung mit X) zu versehen. Nutzen Sie zudem Netzbezeichner nur für Netze und nicht als Kommentarmöglichkeit. Für Kommentare kann ein reiner Text genutzt werden.



- **Error: Pin nicht verbunden:**
Eine Leitung ist nur auf einer Seite verbunden. Falls es nicht unmittelbar an der markierten Komponente sichtbar ist, überprüfen Sie die andere Seite der Leitung.
- **Error: Input-Power-Pin wird von keinem Output-Power-Pin angesteuert:**
Bei der betreffenden Versorgungsleitung gibt es keine Quelle für die Spannung - es sind z.B. nur ICs als Senke mit VCC verbunden. In diesem Fall sollte an der Komponente, welche die Spannung bereitstellt (z.B. OPV oder Buchse) ein PWR_FLAG eingefügt werden



- **Error: Für das Symbol X wurde keine Definition eines Simulationsmodells gefunden.:**
Ich empfehle die SPICE Simulation in kiCAD in Version 8 nicht zu nutzen. Leider ist diese Simulation nicht so angenehm zu steuern, wie TINA TI. Nur bei diesem Fehler sollte mit Rechtsklick Ignoriere alle 'SPICE-Modell-Problem'-Verstöße komplett ausgeblendet werden.
- **Warning: Pins vom Typ Stromausgang und Stromausgang sind verbunden:**
Bei der betreffenden Versorgungsleitung gibt es mehr als eine Quelle für die Spannung, es ist z.B. zwei Ausgänge von Spannungsquellen kurzgeschlossen. Damit kann potentiell eine von beiden kaputt gehen. Hier ist zu prüfen, welche Quelle welche Komponenten versorgen muss.
- **Warning: Symbol X wurde in Bibliothek Y verändert:**
Rechtsklick auf entsprechendes Symbol » Symbol aktualisieren » Symbole aktualisieren, die mit Wert übereinstimmen » Aktualisieren



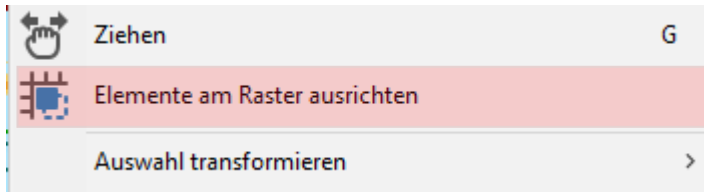
- **Warning: Ein globaler Bezeichner ist nirgendwo sonst im Schaltplan verbunden:**
nutzen Sie bitte globale Bezeichner nur, wenn diese auf einem anderen Blatt benötigt werden. Es sind immer Netzbezeichner zu bevorzugen.



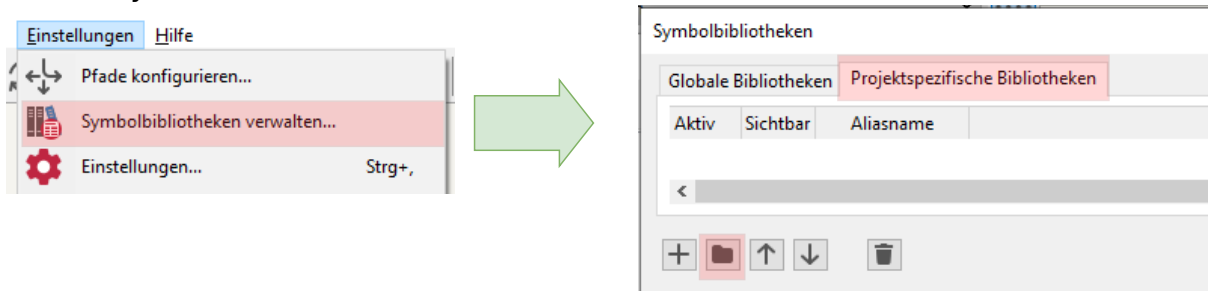
- **Warning:** X und Y sind jeweils mit dem gleichen Teil verbunden. X wird in der Netzliste benutzt:
nutzen Sie bitte globale Bezeichner nur, wenn diese auf einem anderen Blatt benötigt werden. Es sind immer Netzbezeichner zu bevorzugen.



- **Warning:** Symbolpin oder Verbindungsende liegt nicht auf Verbindungsraster:
markieren Sie alles (bzw. falls es nur einzelne Komponenten betrifft nur diese), Rechtsklick und wählen Sie Elemente am Raster ausrichten



- **Warning:** Die aktuelle Konfiguration enthält nicht die Bibliothek X:
Fügen Sie die entsprechende Bibliothek ein: Menü Einstellungen » Symbolbibliothek verwalten... » Projektspezifische Bibliotheken » Ordnersymbol



• **Footprints überprüfen:** Werkzeuge » Symbolfelder bearbeiten



Folgendes sind häufige Findings:

- falscher Footprint:
 - beachten Sie, dass [X]_0603_1608Metric genutzt wird, **nicht** [X]_0201_0603Metric. In der Symbolfeldertabelle können z.B. mehrere Widerstände auf einmal markiert und geändert werden.
 - Kondensatoren ab ca $20\ \mu\text{F}$ und Induktivitäten ab ca $20\ \mu\text{H}$ sind nicht mehr
 - Beachten Sie, dass nach und vor der Bezeichnung des Footprints kein Leerzeichen stehen darf
 - Weiterhin sind die Packages von ICs in den Datenblättern zu prüfen.
- kein Footprint angegeben
- Darstellung
 - **Schriftfeld ausfüllen** Doppelklicken Sie dazu auf das Schriftfeld im Rahmen unten rechts und füllen Sie die Textfelder sinnvoll aus.

- **Spannungsniveaus beschreiben**, sofern diese nicht explizit gegeben sind: Schreiben Sie in einem Textfeld, für welche Spannung(en) die Schaltung ausgelegt ist. z.B. VCC: $3.3 \dots 5.0 \text{ V}$, $V_{\text{power}}: 20..36 \text{ V}$, $V_{\text{in}}: 1.8 \text{ V}$

Generelles

- **Alle ICs mit Kondensatoren an den Stromversorgungspins versehen!!!** Diese müssen nahe am IC liegen, um gepulste Leistungsabfrage zu kompensieren (siehe auch [Simulation von möglichen Störungen](#)). Die Kondensatoren kompensieren Störungen auf der Versorgungsleitung. Sinnvoll sind hier Keramikkondensatoren mit 100 nF, da diese einen geringen **äquivalenten Serienwiderstand** haben. Auch bei Operationsverstärker, ADC-ICs, ... sind diese vorzusehen.
- Theoretisch können Sie alle Ports zu Ein/Ausgänge umkonfigurieren. In der Praxis sind die verwendeten Ports **weise** zu wählen:
 - Es ist umständlich, aus einem mit JTAG belegten Pin einen Ausgabe-Pin zu machen.
 - Es ist manchmal besser einen Analoginput zur Eingabe von mehreren Binärwerten zu nutzen (z.B. über [R-2R-Netzwerk](#), [Falstad](#)).
- Berücksichtigen Sie bereits bei Der Schaltungserstellung das Layout. Es ist einfacher von einer vorhandenen Schematic **und Board** auszugehen und dort die nicht benötigten Komponenten zu löschen.
- Falls Sie Eagle per Tastatur bedienen wollen, können Sie auf den Seiten des [MIT](#) die Editor-Commands finden

1)

Datenblatt ATmega32U4

2)

<https://www.mouser.de/search/refine.aspx?N=11749875>

3)

https://www.mouser.de/Passive-Components/Frequency-Control-Timing-Devices/Oscillators/_/N-7jdfi/

From:

<https://wiki.mexle.org/> - **MEXLE Wiki**

Permanent link:

https://wiki.mexle.org/elektronik_labor/3_entwickeln_des_schaltplans?rev=1715018088

Last update: **2024/05/06 19:54**

