

# 6 Schaltwerke

## Student Group

First Name	Surname	Matrikel Nr.

## Table of Contents

<b>6. Schaltwerke</b> .....	2
Motivation .....	2
Übungen .....	2
Videos .....	2
<i>weiterführende Links</i> .....	3

# 6. Schaltwerke

## Motivation

Zustandsautomaten erleichtern in vielen Anwendungen die Strukturierung. In der Digitaltechnik werden Zustandsautomaten häufig Schaltwerke genannt.

## Übungen

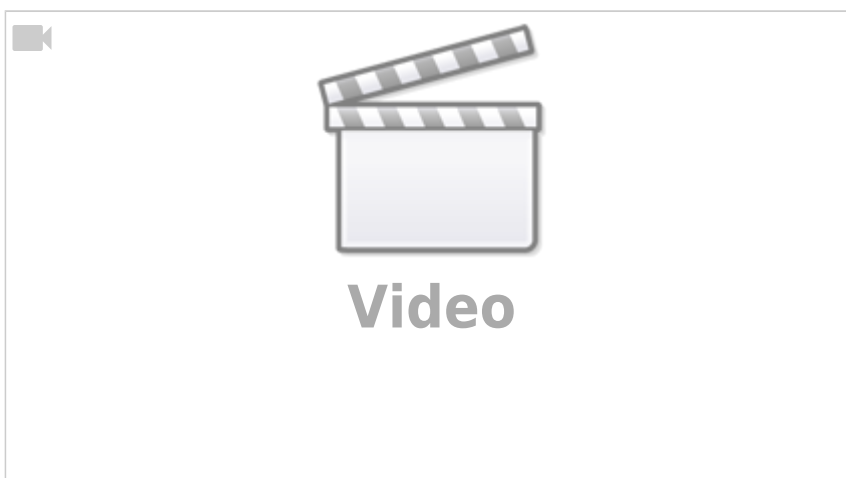
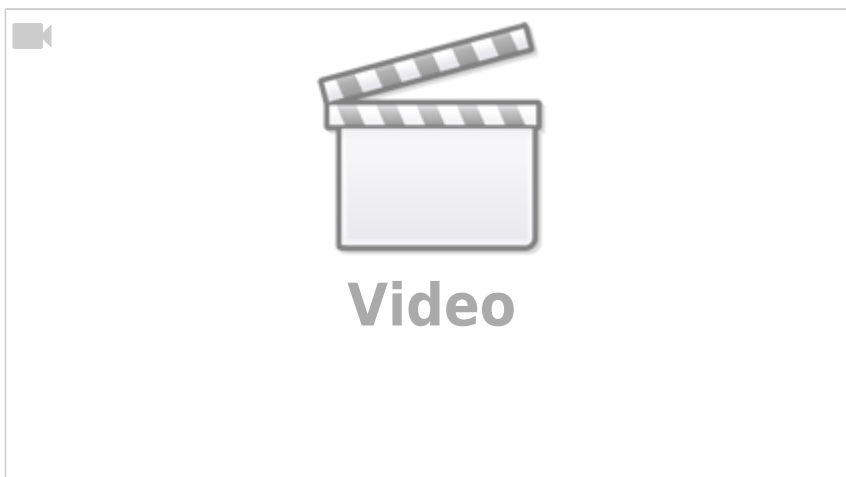
[Einige Übungen zu Schaltwerken sind](#)

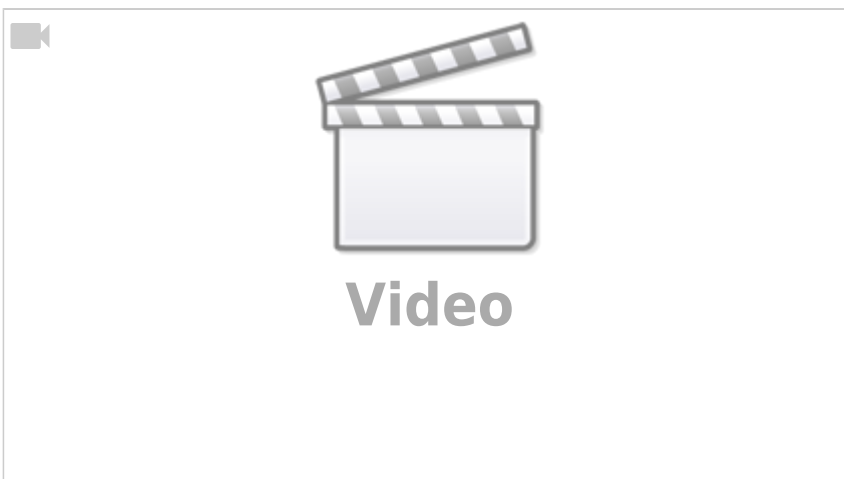
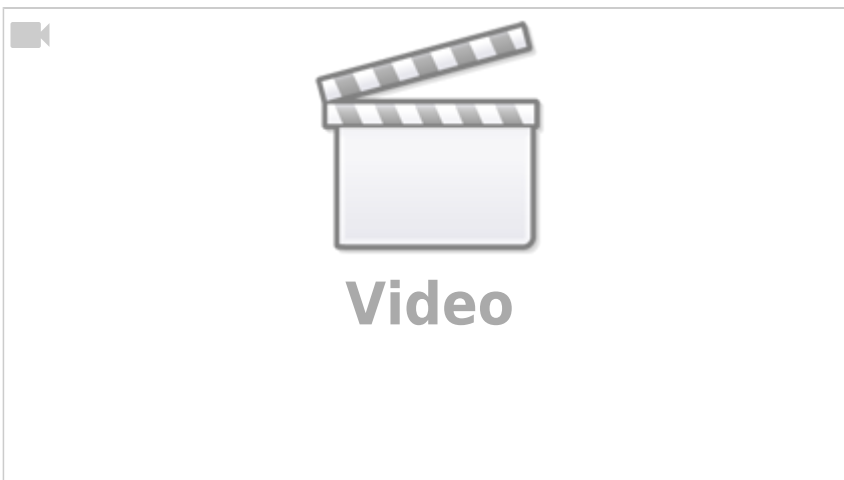
hier

zu finden.

## Videos

Es gibt zur Zeit noch keine Videos von mir. Die wichtigen Konzepte finden Sie jedoch bereits in den Videos der Flipflops erklärt und auf den Mitschriften in ILIAS. Außerdem können folgende kurze Videos als Grundlage dienen.





## weiterführende Links

- [Finite State Machine Designer](#): der FSM Designer erlaubt das grafische Erstellen eines Zustandsübergangsdiagramms.
- Eine Anwendung von State Machines ist auch in [Spielen](#) und Abfolgen in der Software zu finden
- Ein weiteres schönes Beispiel für State Machines in Protokollen ist beim Zugriff von mehreren Prozessoren auf eine Speicherstelle im RAM zu finden. Dabei wird i.d.R. eine "MESI-State Machine" genutzt (Zustände **M**odified - **E**xclusive - **S**hared - **I**nvalid).

From:

<https://wiki.mexle.org/> - **MEXLE Wiki**

Permanent link:

[https://wiki.mexle.org/grundlagen\\_der\\_digitaltechnik/schaltwerke?rev=1604320334](https://wiki.mexle.org/grundlagen_der_digitaltechnik/schaltwerke?rev=1604320334)

Last update: **2021/05/09 09:59**

